



Директор МЦСМ

Жагора Н.А.

1994г.

Испытатель цифровых
интегральных схем

Л2-60

Внесены в Государственный
реестр средств измерений,
прошедших государственные
испытания

Регистрационный № 703 16 0077 94
(7023-79 СС)

Взамен

Выпускается по техническим условиям ЦМ2.746.032 ТУ.

НАЗНАЧЕНИЕ И ОБЛАСТЬ ПРИМЕНЕНИЯ

Испытатель цифровых интегральных схем Л2-60 предназначен для определения работоспособности логических интегральных схем с количеством выводов до 16 в корпусах К156.15-3, К151.4-1, К238.16-1, К239.14, К401.14-1, К402.16-1, и типа "Посол" путем их проверки на выполнение логической функции при разработке, эксплуатации, испытании и ремонте радиоэлектронного оборудования в лабораториях, цеховых и полевых условиях.

ОПИСАНИЕ

Принцип действия испытателя основан на поочередной подаче логических уровней на любые входы и контроля их на выводах интегральных микросхем (ИС). Для подключения ИС в различных корпусах к испытателю служат адаптеры. При помощи узла программирования любой вывод испытуемой ИС может быть подключен к источникам Е1, Е2 или корпусу. Источники Е1 и Е2 позволяют задать необходимый режим работы ИС. Поочередно на входы испытуемой ИС подают заранее установленные логические уровни и внутренним вольтметром контролируются напряжения на выводах.

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ

✓ Диапазон измерения постоянного напряжения, В	+- (0,1-30)
✓ Диапазон измерения постоянного тока, мА	+- (0,03-3)
✓ Основная погрешность измерения постоянных напряжений и тока, %	+- 4
Диапазон установки напряжения источника Е1, В	+- (3-30)
Диапазон установки напряжения источника Е2, В	+- (1-15)
Диапазон установки напряжения логического нуля (U^0), В	+- (0,2-3)
Диапазон установки напряжения логической единицы (U'), В	+- (U^0 - 10)
Питание от сети переменного тока:	
напряжение, В	220+-22
частота, Гц	50+-0,5
Потребляемая мощность, В.А	не более 20
Наработка на отказ, ч	25000
Габаритные размеры, мм	302x205x175

X

ЗНАК ГОСУДАРСТВЕННОГО РЕЕСТРА

Наносится на верхней части лицевой панели и на эксплуатационную документацию.

КОМПЛЕКТНОСТЬ

Испытатель цифровых интегральных схем Л2-60	1 шт.
Комплект комбинированный	1 шт.
Эксплуатационная документация	1 комплект
Ящик	1 шт.
Ящик укладочный	1 шт.
Упаковка	1 шт.

ПОВЕРКА

Испытатель цифровых интегральных схем Л2-60 подвергается ведомственной поверке. Периодичность поверки - 1 раз в 12 мес. Поверка осуществляется по методике, изложенной в разделе 12 "Поверка прибора" технического описания и инструкции по эксплуатации.

Средства измерения, необходимые для проведения поверки прибора:

Вольтметр цифровой универсальный	В7-16
Миллиамперметр	М1109
Реостат	РСП-1 0,25 А
Реостат	РСП-1 1 А
Источник напряжения постоянного тока	Б5-29
Резистор С2-29В 33,2 Ом; 49,9 Ом; 66,5 Ом; 1 кОм; 3,32 кОм С2-10-2 499 Ом.	
Переходная колодка	

НОРМАТИВНЫЕ ДОКУМЕНТЫ

ГОСТ22261-82, ГОСТ26104-89, ГОСТ16842-82, ЦЮ2.746.032 ТУ.

ЗАКЛЮЧЕНИЕ

Испытатель цифровых интегральных схем Л2-60 соответствует требованиям НТД.

Изготовитель: производственное объединение "Калибр", г. Минск

Главный инженер

Ю.Н. Дерябин

